

53549-1 ✓ 有效

PIDG

TE 内部编号 53549-1

Splices, Butt Splice, 16 – 14 AWG Wire Size, 1.25 – 2 mm<sup>2</sup> Wire Size, Serrated, .085 in [2.16 mm] Barrel Inside Diameter, PIDG

[在 TE 官网查看>](#)



端子和接头 > 接头 > PIDG Butt Splices



接头类型: 对接接头

线径: 1.25 – 2 mm<sup>2</sup>

可密封: 否

接头特性: 锯齿

[所有 PIDG Butt Splices \(25\)](#)

## 产品特性

### 产品类型特性

接头类型	对接接头
可密封	否
与分离式电线类型兼容	绞线
电线绝缘支持固定类型	绝缘支撑

### 结构特性

与线缆类型兼容	分离式导线
---------	-------

### 主体特性

绝缘支撑套管材料	铜
绝缘材料	PVF2
产品重量	3.402 g
接头特性	锯齿

### 接触件特性

军用部件级别	I 级
端子电镀材料	锡铅

端子基材	铜
压线筒类型	Closed

### 机械附件

带导线绝缘	带有
-------	----

### 尺寸

线径	2050 – 5180 CMA
兼容的绝缘直径范围	3.81 mm[.15 in]
压线筒内径	2.16 mm[.085 in]
产品长度	32.14 mm[1.265 in]

### 使用环境

绝缘选项	完全绝缘
工作温度范围	150 °C[302 °F]

### 行业标准

符合政府资质的接头	是
-----------	---

### 包装特性

封装数量	1000
封装方法	零散零件

### 产品合规性

如需合规文档，请访问 [TE 官网产品页面](#)。>

欧盟RoHS指令2011/65/EU	不符合
欧盟ELV指令2000/53/EC	符合且适用豁免
中国电器电子产品有害物质限制使用管理办法（China RoHS 2，工业和信息化部携七部委2016年第32号令	受限材料超出阈值
欧盟REACH法规(EC) No. 1907/2006	欧洲化学品管理局最新发布的SVHC候选清单: 2024年1月（240） SVHC候选清单的声明更新至: 2024年1月（240） 超过限值的SVHC： Pb (13% in Component Part) <small>物品安全使用说明： 使用本产品时不要进食、饮水或吸烟。作业后彻底清洗。如果可能，请回收再利用，如需废弃处置，请遵守当地有关法规。</small>
卤素含量	非低卤素 - 包含 Br 或 Cl > 900 ppm。
焊接工艺能力	不适合采用焊接工艺

此信息基于对供应商的合理调查以及TE对供应商提供的信息的现有认知。此信息可能发生变化。经TE确认符合欧盟RoHS的产品编号，产品均质材料中铅、六价铬、汞、PBB、PBDE、DEHP、BBP、DBP和DIBP的最大浓度不超过0.1%，镉的最大浓度不超过0.01%或符合指令2011/65/EU(RoHS2)及其修订指令规定的豁免。根据2011/65/EU指令要求电子电气产品需要进行CE标识。元器件产品通常无需进行CE标识。经TE确认符合欧盟ELV指令的产品编号，产品均质材料中，铅、六价铬和汞的最大浓度不超过0.1%，镉的最大浓度不超过0.01%（按重量计算），或符合指令2000/53/EC(ELV)附录中规定的豁免。关于欧盟REACH法规，TE目前提供的此产品编号的物品中高度关注物质(SVHC)的信息是基于欧洲化学品管理局(ECHA)最新发布的“物品中物质的要求指南”，链接如下：<https://echa.europa.eu/guidance-documents/guidance-on-reach>

## 配套部件



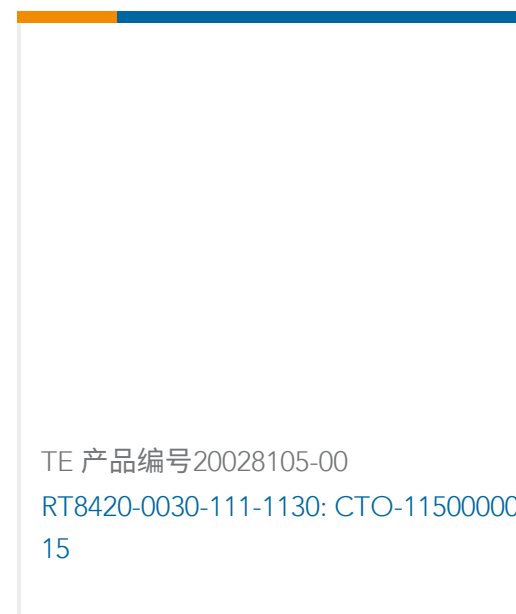


## 该系列中的其他产品 | PIDG



## 客户还购买了





## 文档

### 产品图纸

[SPLICE BUTT PVF2 PIDG 16-14](#)

英文版本

### CAD 文件

#### 下载查看

[ENG\\_CVM\\_53549-1\\_M.3d\\_igs.zip](#)

英文版本

#### 下载查看

[ENG\\_CVM\\_53549-1\\_M.3d\\_stp.zip](#)

英文版本

#### 下载查看

[ENG\\_CVM\\_53549-1\\_M.2d\\_dxf.zip](#)

英文版本

### 3D PDF

英文版本

下载CAD文件代表我接受和同意 [使用条款](#)。

### 数据表/目录页

[RADIATION\\_RESISTANT\\_PRE-INSULATED\\_TERMINALS\\_SPLICES](#)

英文版本

[Standard Terminals & Splices](#)

英文版本